



孕龍科技股份有限公司
ZeroPlus Technology Co., Ltd.

SPECIFICATION

MODEL: B08021-LAP-PCI-M

PART NO : _____

VERSION : V1.21

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
ZeroPlus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册	3
2	人机界面	6
3	使用说明	9



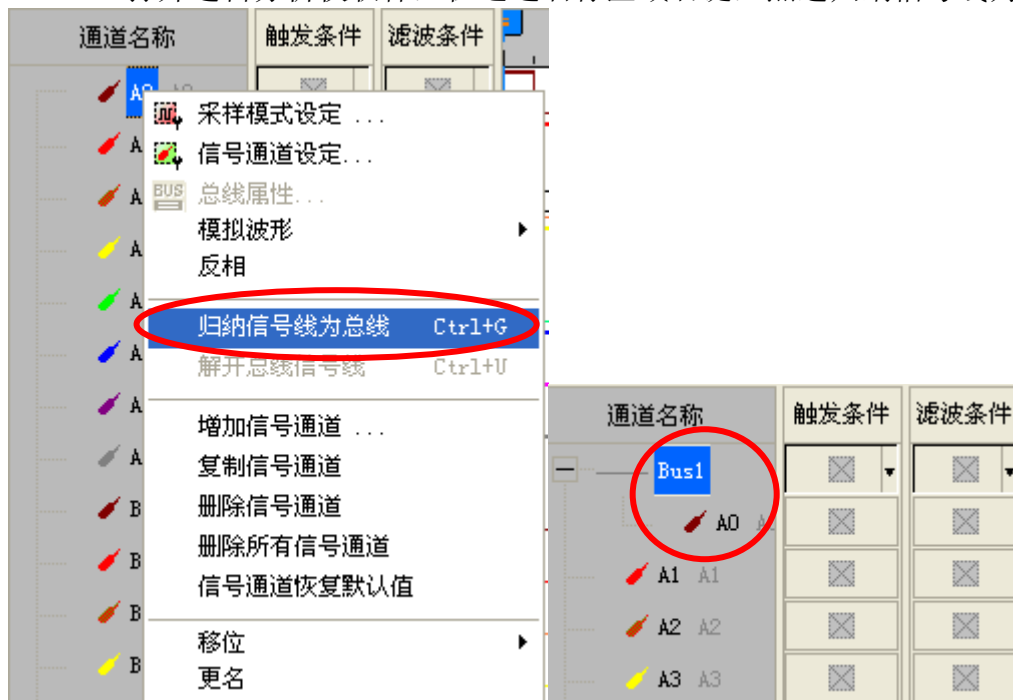
1 软件注册

软件注册请依照下列步骤进行注册。

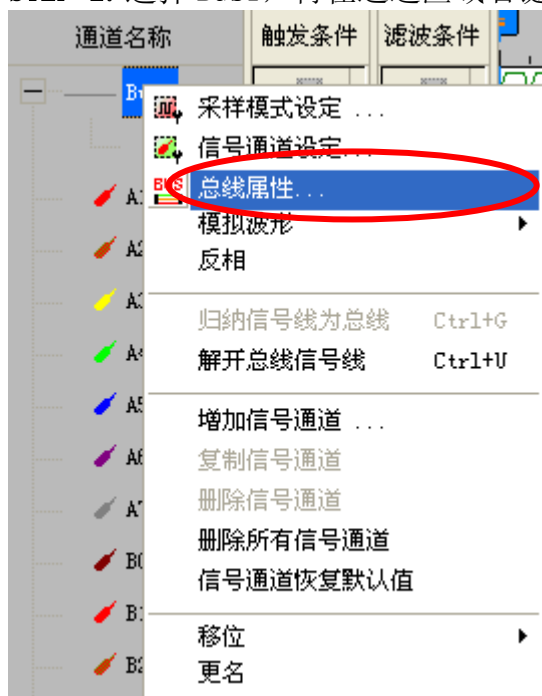
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。

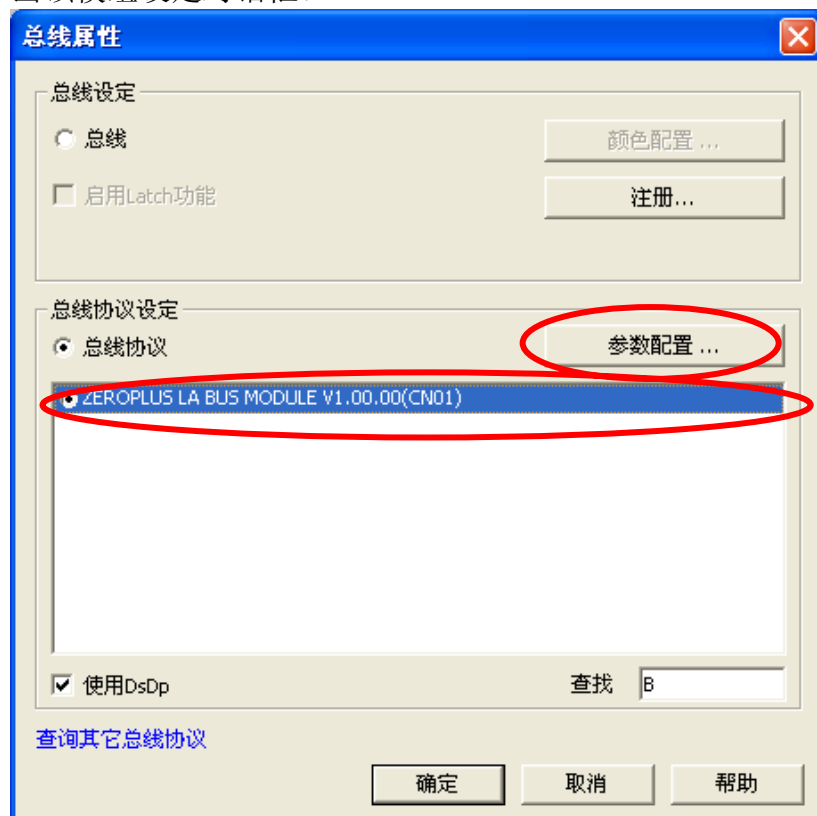


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

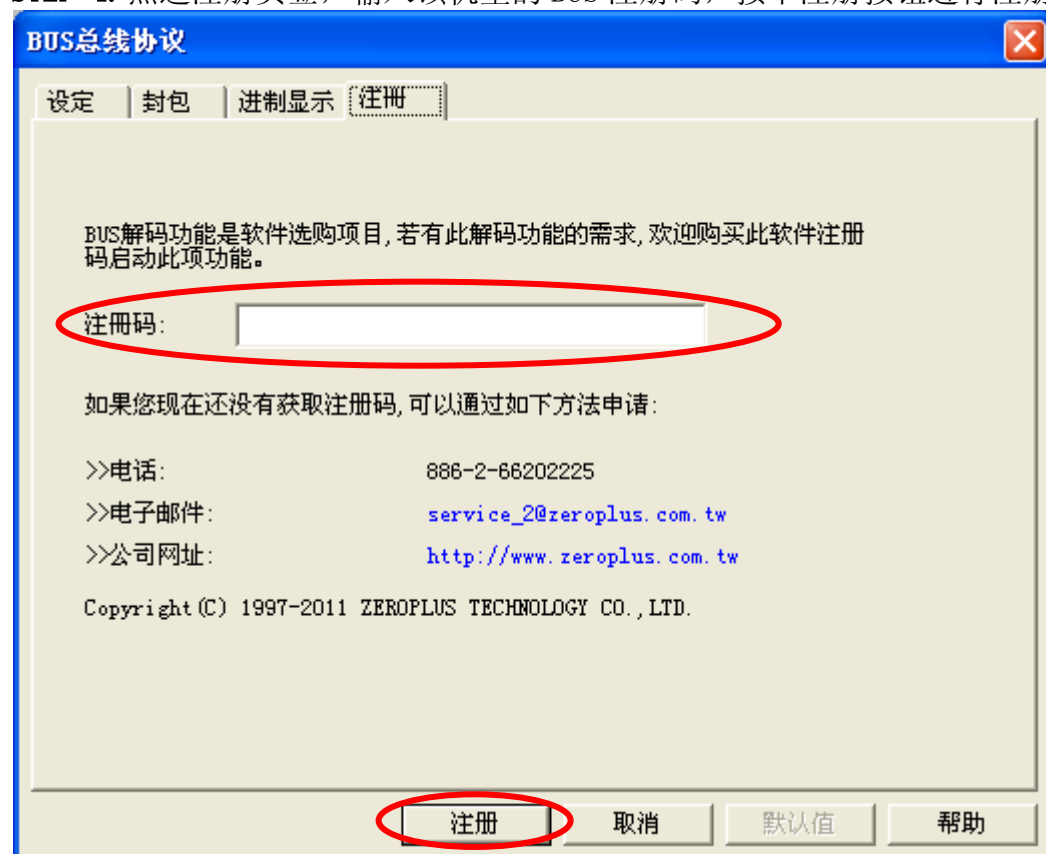




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配按钮，出该模组设定对话框。



STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5. 注册成功后，在注册页会显示注册成功信息。





2 人机界面

在设定页，相关设定可参考下图界面。

设定页

通道设定：共包含 47 个通道。

CLK：预设为 A00, 时钟信号的传输通道。

FRAME：预设为 A01, 帧周期信号的传输通道。

IRDY：预设为 A02, 主设备准备好信号的传输通道。

TRDY：预设为 A03, 从设备准备好信号的传输通道。

DEVSEL：预设为 A04, 设备寻址信号的传输通道。

PAR：预设为 A05, 数据偶校验信号的传输通道。

PERR：预设为 A06, 偶校验错误报告信号的传输通道。

SERR：预设为 A07, 系统错误报告信号的传输通道。

IDSEL：预设为 A12, 初始化设备选择，在配置空间读写操作中，用作片选。

STOP：预设为 A13, 停止数据传送信号的传输通道。

RESET：预设为 A14, 异步复位信号的传输通道。

C/BE0-3：由四个连续的通道组成，预设为 A08（包括 A08 及之后连续的三个通道）。解码时为命令的传输通道。

ADO-31：由 32 个连续的通道组成，预设为 A15(包括 A15 及之后连续的 31 个通道)。解码时为地址或数据的传输通道。

总线协议颜色：用于设定封包的颜色，使用者自行设定。



封包页

The 'Packet Page' (封包页) of the PCI Bus Protocol configuration window. It features a tabbed interface with 'Packet' (封包) selected. The main area contains two columns of checkboxes and color selection boxes for various packet types. The 'Reset' checkbox is checked and its color is pink. The 'Command' checkbox is checked and its color is light pink. The 'Address' checkbox is checked and its color is orange. The 'Byte Enable' checkbox is checked and its color is blue. The 'Parity' checkbox is checked and its color is purple. The 'Data' checkbox is checked and its color is green. The 'Wait' checkbox is checked and its color is light green. The 'Stop' checkbox is checked and its color is red. The 'Describe' checkbox is checked and its color is blue. At the bottom, there are buttons for '确定' (OK), '取消' (Cancel), '默认值' (Default), and '帮助' (Help).

子项	颜色	子项	颜色
<input checked="" type="checkbox"/> Reset	Pink	<input checked="" type="checkbox"/> Data	Green
<input checked="" type="checkbox"/> Command	Light Pink	<input checked="" type="checkbox"/> Wait	Light Green
<input checked="" type="checkbox"/> Address	Orange	<input checked="" type="checkbox"/> Stop	Red
<input checked="" type="checkbox"/> Byte Enable	Blue	<input checked="" type="checkbox"/> Describe	Blue
<input checked="" type="checkbox"/> Parity	Purple		

封包部分可依使用者选择相关颜色进行调整并可选择是否在封包列表上出现。

进制显示页

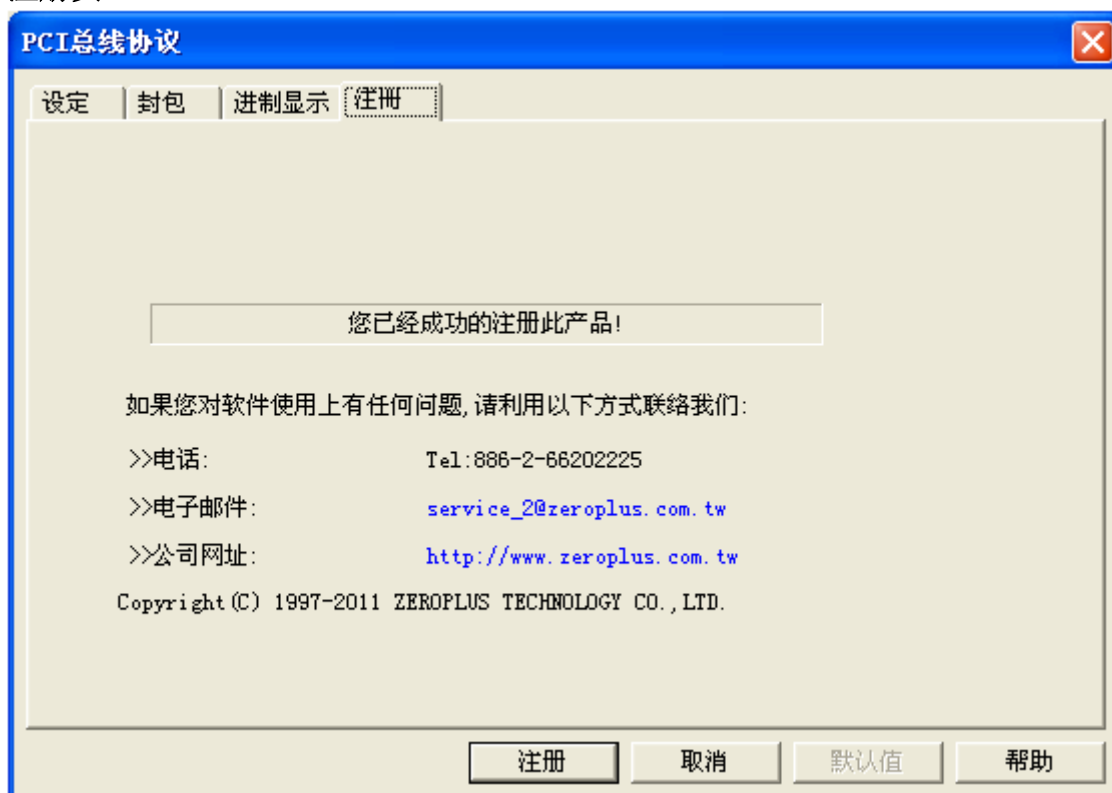
The 'Hex Display Page' (进制显示页) of the PCI Bus Protocol configuration window. It features a tabbed interface with 'Hex Display' (进制显示) selected. The main area contains a '启动' (Start) checkbox, which is checked. Below it, there are five rows of radio buttons for selecting the display format for 'Command', 'Address', 'Byte Enable', 'Parity', and 'Data'. The '十六进制' (Hex) option is selected for all five fields. The 'ASCII' option is also available for each field. At the bottom, there are buttons for '确定' (OK), '取消' (Cancel), '默认值' (Default), and '帮助' (Help).

Field	二进制	十进制	十六进制	ASCII
Command:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Address:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Byte Enable:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Parity:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>
Data:	<input type="radio"/>	<input type="radio"/>	<input checked="" type="radio"/>	<input type="radio"/>

使用者可自行设定解码字段的颜色。Command, Address, Byte Enable, Parity, Data 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。



注册页

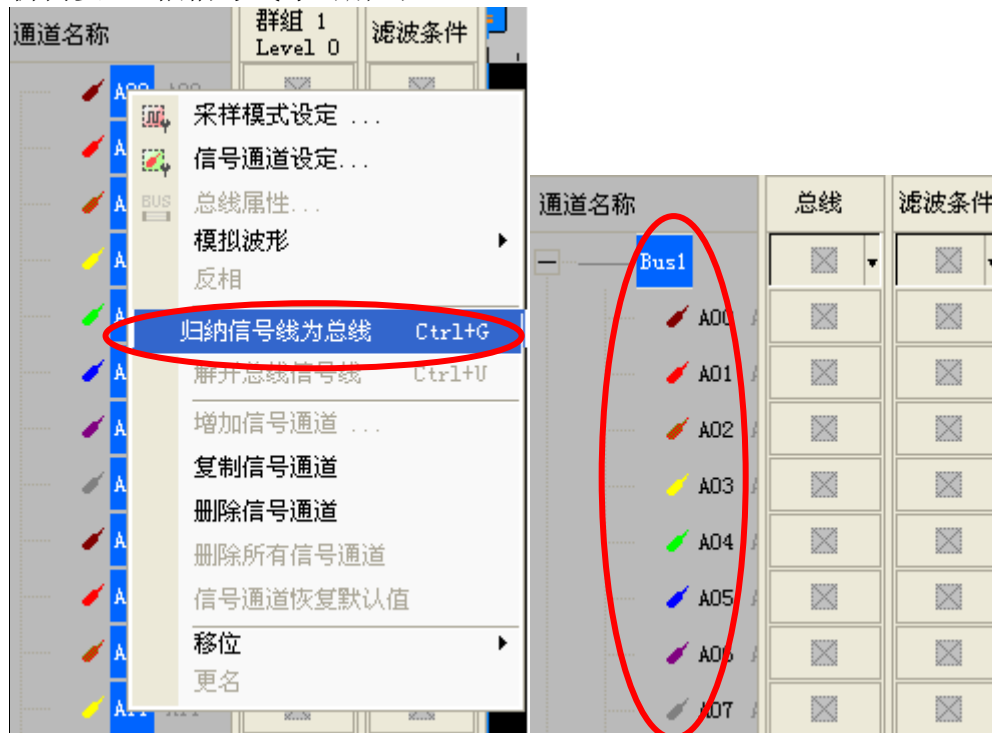


注册部分提供公司信息，使用者如有相关问题可拨打电话或上网查询。

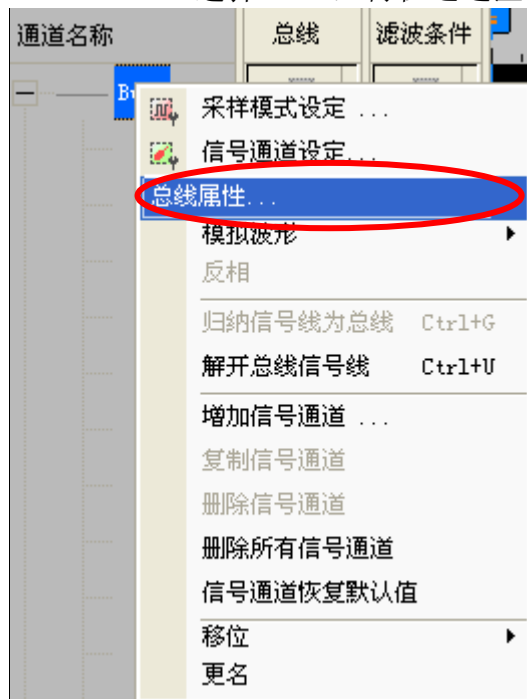


3 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A00~C14 归纳为 Bus1，PCI 总线协议分析需要 47 根信号线才可解码。

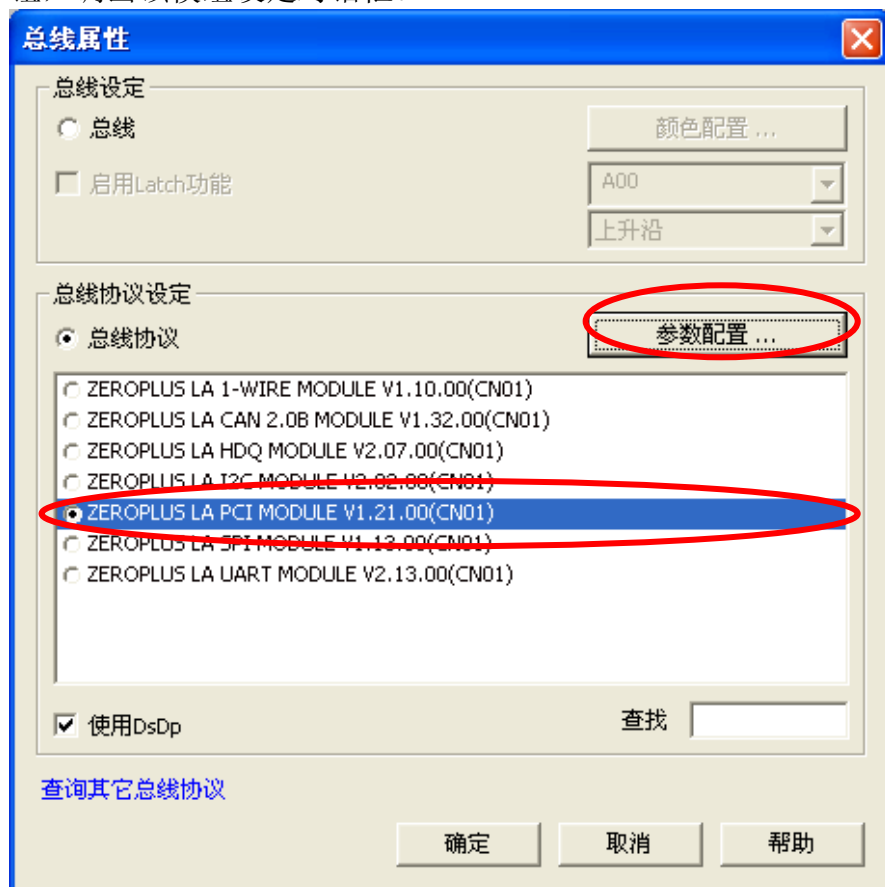


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。





STEP 3. 在总线属性对话框，点选 ZEROPLUS LA PCI MODULE V1.21.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 通道设定。



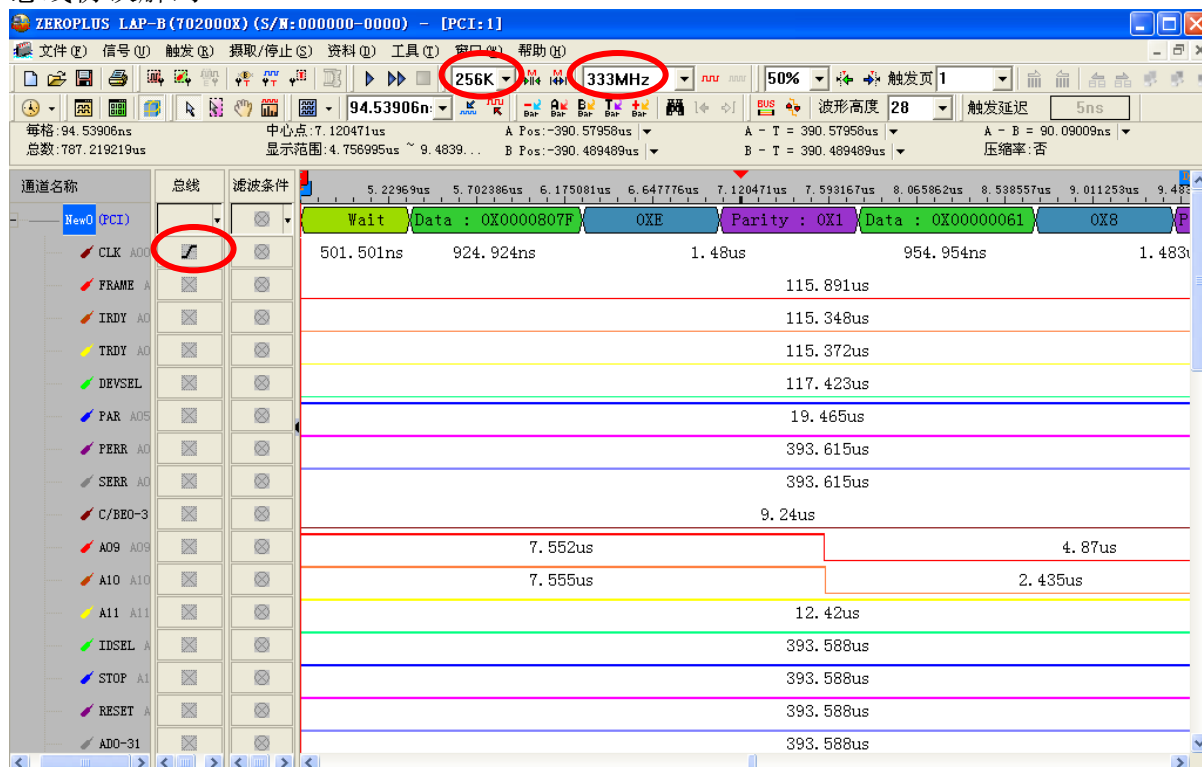


STEP 5. 总线协议颜色设定。



STEP 6. 总线协议分析模组解码完成图示，设定条件为上升边沿触发，记忆深度为 256K，采样频率为 333MHz=3ns。（采样频率最好是待测讯号的 10 倍以上）

总线协议解码





封包列表

